



## Этикетка

КСНЛ.431271.012 ЭТ

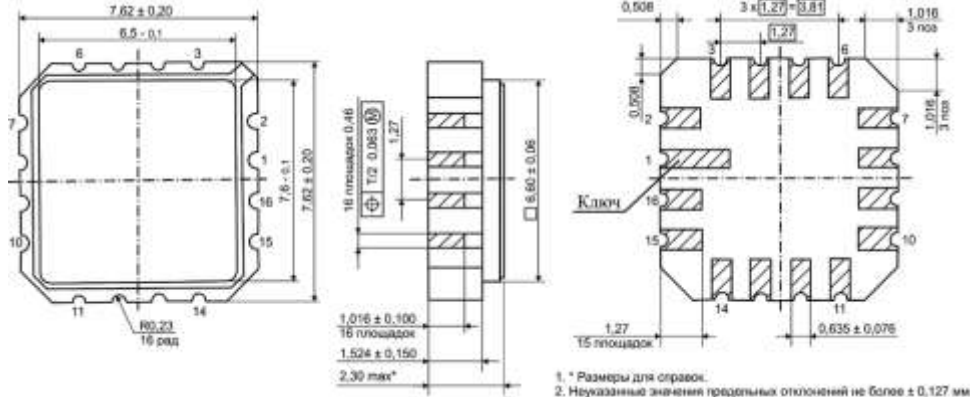
Микросхема интегральная 1564ЛА1УЭП

Функциональное назначение:

Два логических элемента «И-НЕ»

Микросхема 1564ЛА1УЭП

Схема расположения выводов  
Номера выводов показаны условно



Условное графическое обозначение

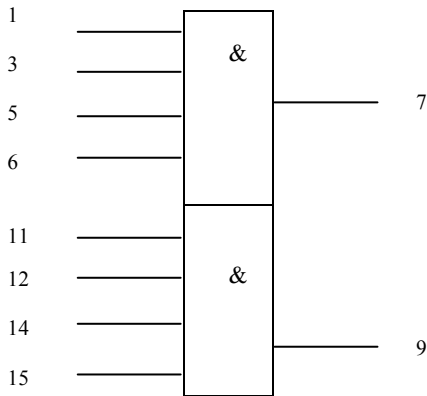


Таблица назначения выводов

№ вывода	Обозначение вывода	Назначение вывода	№ вывода	Обозначение вывода	Назначение вывода
1	A1	Вход первого элемента	9	Y2	Выход второго элемента
3	B1	Вход первого элемента	11	A2	Вход второго элемента
4	NC	Не подключен	12	B2	Вход второго элемента
5	C1	Вход первого элемента	13	NC	Не подключен
6	D1	Вход первого элемента	14	C2	Вход второго элемента
7	Y1	Выход первого элемента	15	D2	Вход второго элемента
8	0V	Общий	16	V <sub>CC</sub>	Питание

Для микросхем 1564ЛА1УЭП выводы 2 и 10 – свободные

### 1 ОСНОВНЫЕ ТЕХНИЧЕСКИЕ ДАННЫЕ

#### 1.1 Основные электрические параметры (при $t = 25 \pm 10$ °C)

Наименование параметра, единица измерения, режим измерения	Буквенное обозначение	Норма	
		не менее	не более
1	2	3	4
1. Максимальное выходное напряжение низкого уровня, В, при: U <sub>CC</sub> =2,0 В, U <sub>IL</sub> =0,3 В, U <sub>IH</sub> =1,5 В, I <sub>O</sub> = 20 мкА U <sub>CC</sub> =4,5 В, U <sub>IL</sub> =0,9 В, U <sub>IH</sub> =3,15 В, I <sub>O</sub> = 20 мкА U <sub>CC</sub> =6,0 В, U <sub>IL</sub> =1,2 В, U <sub>IH</sub> = 4,2 В, I <sub>O</sub> = 20 мкА	U <sub>OL max</sub>	-	0,10
		-	0,10
		-	0,10
при: U <sub>CC</sub> =4,5 В, U <sub>IL</sub> =0,9 В, U <sub>IH</sub> =3,15 В, I <sub>O</sub> = 4,0 мА U <sub>CC</sub> =6,0 В, U <sub>IL</sub> =1,2 В, U <sub>IH</sub> = 4,2 В, I <sub>O</sub> = 5,2 мА		-	0,26
		-	0,26

1	2	2	4
2. Минимальное выходное напряжение высокого уровня, В, при: U <sub>CC</sub> =2,0 В, U <sub>НН</sub> =0,3 В, I <sub>0</sub> = 20 мкА U <sub>CC</sub> =4,5 В, U <sub>НН</sub> =0,9 В, I <sub>0</sub> = 20 мкА U <sub>CC</sub> =6,0 В, U <sub>НН</sub> = 1,2 В, I <sub>0</sub> = 20 мкА	U <sub>ОН min</sub>	1,9	-
при: U <sub>CC</sub> =4,5 В, U <sub>НН</sub> =0,9 В, I <sub>0</sub> = 4,0 мА U <sub>CC</sub> =6,0 В, U <sub>НН</sub> = 1,2 В, I <sub>0</sub> = 5,2 мА		4,4 5,9	- -
3. Входной ток низкого уровня, мкА, при: U <sub>CC</sub> = 6,0 В, U <sub>НЛ</sub> = 0 В, U <sub>НН</sub> = U <sub>CC</sub>	I <sub>НЛ</sub>	-	/-0,1/
4. Входной ток высокого уровня, мкА, при: U <sub>CC</sub> = 6,0 В, U <sub>НЛ</sub> = 0 В, U <sub>НН</sub> = U <sub>CC</sub>	I <sub>НН</sub>	-	0,1
5. Ток потребления, мкА, при: U <sub>CC</sub> = 6,0 В, U <sub>НЛ</sub> = 0 В, U <sub>НН</sub> = U <sub>CC</sub>	I <sub>CC</sub>	-	2,0
6. Динамический ток потребления, мА, при: U <sub>CC</sub> = 6,0 В, f = 10 МГц	I <sub>ОCC</sub>	-	12
7. Время задержки распространения при включении и выключении, нс, при: U <sub>CC</sub> = 2,0 В, C <sub>L</sub> =50 пФ U <sub>CC</sub> = 4,5 В, C <sub>L</sub> =50 пФ U <sub>CC</sub> = 6,0 В, C <sub>L</sub> =50 пФ	t <sub>PHL</sub> , t <sub>PLH</sub>	- - -	90 18 15
8. Входная емкость, пФ U <sub>CC</sub> = 0 В	C <sub>I</sub>	-	10

#### 1.2 Содержание драгоценных металлов в 1000 шт. микросхем:

золото г.  
серебро г.

Цветных металлов не содержится

#### 2 НАДЕЖНОСТЬ

##### 2.1 Нарботка микросхем до отказа T<sub>n</sub> в режимах и условиях эксплуатации, допускаемых

ТУ исполнения, при температуре окружающей среды (температуре эксплуатации) не более (65+5) °С не менее 100000ч., а в облегченном режиме: при U<sub>CC</sub> = 5В ± 10% - не менее 120000ч.

2.2 Гамма – процентный срок сохраняемости (Г<sub>ср</sub>) при γ = 99% при хранении в упаковке изготовителя в отапливаемом хранилище или хранилище с регулируемой влажностью и температурой, или в местах хранения микросхем, смонтированных в защищенную аппаратуру или находящихся в защищенном комплекте ЗИП, должен быть 25 лет.

Гамма – процентный срок сохраняемости в условиях, отличающихся от указанных,- в соответствии с разделом 4 ОСТ В 11 0998.

#### 3 ГАРАНТИИ ИЗГОТОВИТЕЛЯ

Изготовитель гарантирует соответствие качества данного изделия требованиям АЕЯР.431200.424-01 ТУ при соблюдении потребителем условий и правил хранения, монтажа и эксплуатации, приведенных в ТУ на изделие.

Срок гарантии исчисляется с даты изготовления, нанесенной на микросхему.

#### 4 СВЕДЕНИЯ О ПРИЕМКЕ

Микросхемы 1564ЛА1УЭП соответствуют техническим условиям АЕЯР.431200.424-01 ТУ и признаны годными для эксплуатации.

Приняты по \_\_\_\_\_ от \_\_\_\_\_  
(извещение, акт и др.) (дата)

Место для штампа ОТК \_\_\_\_\_ Место для штампа ПЗ \_\_\_\_\_

Место для штампа « Перепроверка произведена \_\_\_\_\_ »  
(дата)

Приняты по \_\_\_\_\_ от \_\_\_\_\_  
(извещение, акт и др.) (дата)

Место для штампа ОТК \_\_\_\_\_ Место для штампа ПЗ \_\_\_\_\_

#### 5. УКАЗАНИЯ ПО ЭКСПЛУАТАЦИИ

При работе с микросхемами и монтаже их в аппаратуре должны быть приняты меры по защите их от воздействия электростатических зарядов. Допустимое значение статического потенциала 200 В.

Наиболее чувствительные к статическому электричеству последовательности (пары выводов): выход – общий, вход-выход.

Остальные указания по эксплуатации – в соответствии с АЕЯР.431200.424 ТУ.